## BEST AVAILABLE COPY

### PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-249912

(43)Date of publication of application: 14.09.2001

(51)Int.CI.

G06F 15/18

(21)Application number: 2000-060849

(71)Applicant: KDDI CORP

(22)Date of filing:

06.03.2000

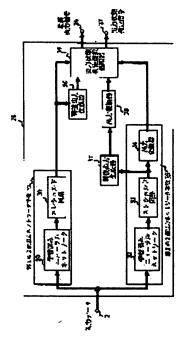
(72)Inventor: HACHITSUKA YOTARO

## (54) PARALLEL NEURAL NETWORK PROCESSING SYSTEM PROVIDED WITH OUTPUT STATE JUDGMENT FUNCTION

#### (57)Abstract:

PROBLEM TO BE SOLVED: To provide the parallel neural network processing system with high versatility having a function capable of highly accurately judging the output state.

SOLUTION: A first binary output network means 31 for performing learning by using a first binary teacher signal and transmitting a binary direct output signal for input data and a second binary output network means 35 of performing learning by a converted binary teacher signal for which the first binary teacher signal is codeconverted and transmitting a converted binary direct output signal converted by an output conversion means 34 provided with an inverse conversion rule from the converted binary teacher signal to the first binary teacher signal for the input data are parallel connected. This system is constituted of at least the above mentioned means and an output state judgment and selection processing means 39 for selectively transmitting the binary direct output signal or the converted binary direct output signal as a final output signal by matching/non-matching state detection among at least the binary direct output signal, the converted binary direction output signal and an adjacent binary output signal adjacent to the binary direct output signal generated by adjacent output generators 36 and 37 and transmitting a corresponding output stat judgment signal further.



#### **LEGAL STATUS**

[Date of request for examination]

05.02.2003

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

## (12) 公開特許公報(A)

(11)特許出顧公開番号 特開2001-249912 (P2001-249912A)

(43)公開日 平成13年9月14日(2001.9.14)

(51) Int.Cl.<sup>7</sup>
G 0 6 F 15/18

識別記号 520

FI COSE 15/1 テーマコート\*(参考)

G06F 15/18

520F 520P

審査請求 未請求 請求項の数8 OL (全 20 頁)

(21)出願番号

特願2000-60849(P2000-60849)

(71)出願人 000208891

ケイディーディーアイ株式会社

(22)出願日 平成12年3月6日(2000.3.6)

東京都新宿区西新宿二丁目3番2号

(72)発明者 八塚 陽太郎

埼玉県上福岡市大原二丁目1番15号 株式

会社ケイディディ研究所内

(74)代理人 100074930

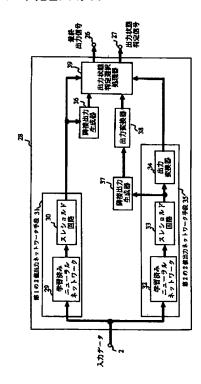
弁理士 山本 恵一

#### (54) 【発明の名称】 出力状態判定機能を有する並列ニューラルネットワーク処理システム

#### (57)【要約】

【課題】 出力状態を高い精度で判定する機能を有し、 且つ汎化能力の高い並列ニューラルネットワーク処理シ ステムを提供する。

【解決手段】 第1の2値教師信号を用いて学習し、入 カデータに対して2値直接出力信号を送出する第1の2 値出力ネットワーク手段31と、前記第1の2値教師信 号をコード変換した変換2値教師信号により学習し、前 記変換2値教師信号から第1の2値教師信号への逆変換 則を有する出力変換手段34により変換された変換2値 直接出力信号を前記入力データに対して送出する第2の 2 値出力ネットワーク手段35とを並列接続し、少なく とも前記2値直接出力信号と、前記変換2値直接出力信 号と、隣接出力生成器36、37により生成された前記 2値直接出力信号に隣接した隣接2値出力信号との間の 一致/不一致状態検出によって、最終出力信号として、 前記2値直接出力信号或いは前記変換2値直接出力信号 から選択送出し、更に対応した出力状態判定信号を送出 する出力状態判定選択処理手段39とから少なくとも構 成する。



**卫生性x 医xxxx (A.C.)** Comparison (A.C.) (A.C.) (A.C.) (A.C.) (A.C.) (A.C.) (A.C.) (A.C.) (A.C.) (A.C.)

1

#### 【特許請求の範囲】

【請求項1】 学習入力データと第1の多値教師信号と を用いて学習した学習済みニューラルネットワークと前 記学習済みニューラルネットワークの出力層出力信号を 多値化し多値出力信号を送出する多値スレショルド手段 とからなる、多値直接出力信号を送出する第1の多値出 カネットワーク手段と、

前記第1の多値教師信号を変換し得られた異なる変換多 値教師信号と前記学習入力データとを用いて学習した学 習済みニューラルネットワークと前記学習済みニューラ ルネットワークの出力層出力信号を多値化し多値出力信 号を送出する多値スレショルド手段と前記変換多値教師 信号から前記第1の多値教師信号への逆変換則を有し、 該多値スレショルド手段からの該多値出力信号を変換す る出力変換手段とからなる、変換多値直接出力信号を送 出する少なくとも1つ以上の第2の多値出力ネットワー ク手段とを、入力に対して並列接続し、

前記第1の多値出力ネットワーク手段からの前記多値直 接出力信号と隣接関係にある多値隣接出力信号を生成す る隣接出力生成手段と、

前記一つ以上の第2の多値出力ネットワーク手段内の前 記多値スレショルド手段からの前記多値出力信号と隣接 関係にある多値隣接出力信号をそれぞれ生成し送出する 一つ以上の隣接出力生成手段と、

前記変換多値教師信号から前記第1の多値教師信号への 逆変換則を有し、該一つ以上の隣接出力生成手段からの 該多値隣接出力信号を変換して、変換多値隣接出力信号 をそれぞれ送出する一つ以上の出力変換手段と、

前記多値直接出力信号と、前記一つ以上の変換多値直接 出力信号と、前記多値隣接出力信号と、前記一つ以上の 30 前記変換多値隣接出力信号との間の一致/不一致状態検 出を少なくとも用いて、前記多値直接出力信号及び前記 一つ以上の変換多値出力信号の何れかを少なくとも選択 する出力状態判定選択処理手段とを少なくとも具備し構 成することを特徴とした並列ニューラルネットワーク処 理システム。

【請求項2】 前記多値出力ネットワーク手段におい て、前記多値教師信号毎に対応した学習コアー入力デー 夕を設け、前記学習コアー入力データを少なくとも用い て学習させたそれぞれの前記学習済みニューラルネット ワークの中間層ユニッからの、前記学習コアー入力デー 夕に対する出力信号を中間層基準出力信号とし、

格納し、入力データに対する前記学習済みニューラルネ ットワークの中間層出力信号との中間層出力距離を求め る為に、対応した前記中間層基準出力信号を読み出す中 間層基準出力検出格納手段と、

前記入力データに対する前記多値出力ネットワーク手段 の前記中間層出力信号と前記中間層基準出力信号との距 離を計算し中間層出力距離として送出する中間層距離計 算手段と、

前記多値直接出力信号及び前記一つ以上の変換多値直接 出力信号との間の一致/不一致状態を検出し、直接出力 一致検出信号を送出する直接出力一致検出手段と、

2

前記2つ以上の前記中間層出力距離のそれぞれと前記直 接出力一致検出信号とを少なくとも用いて、前記多値直 接出力信号及び変換多値直接出力信号のそれぞれの出力 状態推定を行い出力状態推定信号をそれぞれ送出する2 つ以上の出力状態推定手段とを少なくとも具備し、

前記出力状態判定選択処理手段に於て、前記2つ以上の 10 出力状態推定手段からのそれぞれの前記出力状態推定信

前記多値直接出力信号と前記一つ以上の変換多値直接出 力信号と前記多値隣接出力信号と前記一つ以上の前記変 換多値隣接出力信号との間の前記一致/不一致状態検出 とを少なくとも用いて、前記多値直接出力信号及び前記 一つ以上の変換多値直接出力信号の何れかを選択するこ とを特徴とした請求項1に記載した並列ニューラルネッ トワーク処理システム。

【請求項3】 正答な前記出力層出力信号を送出する、 前記教師信号毎のテスト入力データに於て、前記出力層 20 出力信号の出力層ユニット毎の正答を与える出力正答余 裕を求め、該出力正答余裕の最大値と最小値とからなる 範囲を示すテスト内正答出力領域を得、格納し、前記入 カデータに対する前記出力層出力信号の出力正答余裕と の比較の為に対応した前記テスト内正答出力領域を読み 出し、テスト領域内かテスト領域外かを判定し、テスト 領域判定信号として送出するテスト領域判定手段を前記 第1の多値出力ネットワーク及び前記一つ以上の第2の 多値出力ネットワーク毎に具備し、

前記出力状態推定手段に於て、更に、それぞれの前記テ スト領域判定信号を用いて、対応した出力状態推定をす ることを特徴とした請求項2に記載した並列ニューラル ネットワーク処理システム。

【請求項4】 前記出力状態判定選択処理手段に於て、 更に、前記多値直接出力信号及び前記一つ以上の変換多 値直接出力信号にそれぞれ対応した前記中間層出力距離 を、更に用いて、前記多値直接出力信号及び前記一つ以 上の変換多値直接出力信号の何れかを選択することを特 徴とした請求項2及び3のいずれかに記載した並列ニュ 40 ーラルネットワーク処理システム。

【請求項5】 前記出力状態判定選択処理手段に於て、 前記一致/不一致状態検出を少なくとも用いて、前記多 値直接出力信号及び前記一つ以上の変換多値出力信号の 何れかを少なくとも選択された出力信号の出力状態判定 を行ない、出力状態信号を送出することを特徴とした請 求項1から4のいずれかに記載した並列ニューラルネッ トワーク処理システム。

【請求項6】 前記入力データに対する前記出力状態判 定選択処理手段から送出された出力状態判定信号を判定 50 し、必要に応じて前記入力データに正しい前記多値教師

en de la companya de la comp

3

信号及び前記変換多値教師信号のいずれかを割当て、前 記学習入力データに追加し、前記学習済みニューラルネ ットワークの結合重み係数を初期値として追加学習し、 得られた新たな結合重み係数を前記学習済みニューラル ネットワークに設定し動作させることを特徴とした請求 項5に記載した並列ニューラルネットワーク処理システ

【請求項7】 前記出力状態判定選択処理手段に於て、 前記多値直接出力信号及び前記一つ以上の変換多値出力 信号の何れか選択された出力信号を最終出力信号として 送出することを特徴とした請求項1から6のいずれかに 記載した並列ニューラルネットワーク処理システム。

【請求項8】 前記出力状態判定選択処理手段に於て、 前記多値直接出力信号及び前記一つ以上の変換多値出力 信号の何れか選択された出力信号に対応した前記学習済 みニューラルネットワークからの前記出力層出力信号を 最終出力信号として送出するとを特徴とした請求項1か ら7のいずれかに記載した並列ニューラルネットワーク ・処理システム。

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、ネットワークアラ ーム処理、各種パターン認識、データマイニング及び画 像処理などの分野に適用可能なニューラルネットワーク において、学習済みのニューラルネットワークを用いて 入力データを処理する際に、学習入力データやテスト入 カデータ以外の未知入力データが入力された場合にも、 その出力が正しいか誤りか、即ち正答か誤答か、或いは 不明かを判定することができる出力状態判定機能を有し た並列ニューラルネットワーク処理システムに関するも のである。

[0002]

【従来の技術】従来のニューラルネットワークには、文 献 麻生英樹著、「ニューラルネットワーク情報処 理」、産業図書出版などに示されているように、多層 (階層) ニューラルネットワークや相互結合ニューラル ネットワークなど種々のニューラルネットワークがあ

【0003】特に、学習入力データと教師信号とを用い て、学習させた多層ニューラルネットワークが種々幅広 く実用されている。ここでは、教師付き学習を行う多層 ニューラルネットワークを例にとり、出力状態判定機能 として正答/誤答判定機能を有するニューラルネットワ **ーク手段の従来技術について説明する。また、説明を簡** 単にする為に、パターン認識などにおいて於て見られる 2 値教師信号を用いて学習させ、2 値出力信号を送出さ せることとする。

【0004】先ず、多層ニューラルネットワークの学習 処理の構成について説明する。図2は、3層ニューラル

ットからなる入力層4、P個のユニットからなる中間層 5及びM個のユニットからなる出力層6から構成され る。

4

【0005】多層ニューラルネットワークへの入力デー タ I は、 I<sub>1</sub>、 I<sub>2</sub>、 . . . I<sub>N</sub>の入力データエレメントを 持ったベクトルから構成され、入力端子2を介してそれ ぞれ対応した入力層4のユニットに入力された後、更に 中間層5の各ユニット (隠れユニット) にそれぞれ重み 付けされ出力される。中間層5では、入力層4の各ユニ ットからの重み付けされた出力の総和を入力とし、スレ ショルド値を差し引いた後、シグモイド関数と呼ばれる 非線形入出力特性を持った関数を介して出力される。出 力層6においても中間層5と同様な入出力処理が行われ た後、各出力層ユニットからそれぞれ対応した出力信号 をスレショルド回路11を介して2値出力信号に変換 し、2値出力端子3を介してニューラルネットワーク1 の2値出力信号(2値出力信号エレメント、P<sub>1</sub>、 P2、... PM) として送出する。3層以上の多層の際 にも、各層におけるそれぞれのユニットは、入力側の隣 20 接層の各ユニットの出力信号に重み付けをした後、それ らの総和を入力として得、更にその入力からスレショル ド値を差し引いた後、シグモイド関数などを介し出力層 側の隣接層に出力信号を送出する。

【0006】このような多層ニューラルネットワークの 代表的学習方法としては、例えば、前記文献にも記載さ れているようにバック・プロパゲーション・アルゴリズ ムがある。

【0007】本アルゴリズムを用いた学習過程では、結 合重み係数に対して乱数などを用いて初期値設定した 後、予め用意された2値教師信号T(教師信号エレメン 30 ト、T<sub>1</sub>、T<sub>2</sub>、... T<sub>M</sub>) と、入力層4に端子2を介し て入力された予め用意された学習入力データに対する出 力層6のユニットからの出力信号との誤差信号を減算回 路10を介して求め、結合重み係数制御器7に入力す

【0008】結合重み係数制御器7では、端子11を介 して入力された各層のユニットからの出力信号と前記誤 差信号とを基に誤差電力を最小にするように各層間の結 合重み係数W (例えば、W(1)は入力層と中間層の間の 40 結合重み係数、W(2)は中間層と出力層間の結合重み係 数)の修正値を求め、端子11を介して3層ニューラル ネットワーク1の各結合重み係数を更新する結合重み係 数適応制御による学習を行うものである。

【0009】この適応制御による学習をすべての学習入 カデータに対して繰り返し、学習過程に於て収束する (平均出力誤差電力がある既定値以下となる) と、学習 入力データに対するスレショルド回路12を介して得ら れた2値出力信号が2値教師信号と同一となる。しかし ながら、誤差電力を極小にするローカルミニマム状態に ネットワークの学習処理の1構成例を示す。N個のユニ 50 一旦落ち込むと、全ての学習入力データに対して所望の 2 値出力信号が必ずしも得られず、2 値教師信号と異なる2 値出力信号を送出する場合が多い。

【0010】このようにローカルミニマムの状態で収束した場合には、学習入力データに似たテスト入力データを入力した際に、所望の2値出力信号を送出する汎化能力があまり良くない。また、設定された結合重み係数の初期値によって正答の出力信号を送出する入力データの領域、即ち汎化領域が異なり、初期値依存性がある。

【0011】パターン認識などに於て、このようなロー カルミニマムに収束した学習済みのニューラルネットワ ークを用いて、入力データに対して実行処理を行わせる 際に、汎化能力が優れていない場合には、学習入力デー タに近い入力データに対して正しい2値出力信号が得ら れず、多くの誤認識が発生する。実用の際には、学習入 カデータやテスト入力データ以外の未知入力データが入 力される場合が非常に多いが、これらの多くの未知入力 データを学習させる為に事前に収集することは困難な場 合が多い。従って、未知入力データに対して所望の正し い2値出力信号が得られているかどうか、即ち正答な2 に重要である。正答な2値出力信号が送出されていない ことが判明した場合には、それらの未知入力データを収 集して、追加学習などを行い、ニューラルネットワーク の性能を改善し、できるだけ正答な2値出力信号を送出 させる必要がある。

【0012】従来技術として、異なる結合重み係数初期値を設定して学習させた複数個の学習済みニューラルネットワークを入力に対して並列に接続し、それらの2値出力信号を多数決処理して入力データに対する汎化能力を改善し、而も正答判定や誤答判定、或いは判定不明な 30 どの正誤答判定信号を得る並列ニューラルネットワーク処理システムがある。例えば、D. Sarkar, "Randomness in Generalization Ability: A Source to Improve It," IEEE Trans. Neural Networks Vol.7, No.3, May 1996, pp.676-685. 及び中川徹、他 "複数の乱数化ANNを用いて高信頼なパターン識別とその応用" 電子情報通信学会、信学技報 NC98-155, 1999, 3月などがある。この従来方式による並列ニューラルネットワーク処理システムの1例を以下に示す。

【0013】図3に、従来方式による入力データに対する正誤答判定或いは不明判定などの正誤答判定信号を送出する並列ニューラルネットワーク処理システム14の1構成例を示す。上述のように、異なった結合重み係数の初期値を用いてぞれぞれ学習済みの第1、第2及び第3のニューラルネットワーク15、18、21を入力に対して並列接続している。更に、各単体の前記ニューラルネットワーク15、18、21の出力層6のユニットからの出力信号はそれぞれスレショルド回路16、19、22を介して2値出力信号に変換され送出され、3入力の多数決処理器24にそれぞれ入力される。ここ

で、第1の2値出力ネットワーク手段17は、前記第1の学習済みニューラルネットワーク15と前記スレショルド回路16から構成される。同様に、第2及び3の2値出力ネットワーク手段20、23は、前記第2及び第3の学習済みニューラルネットワーク18、21と前記スレショルド回路19、22とからそれぞれ構成されている。

【0014】前記多数決処理器24では、前記2値出力ネットワーク手段からの2値出力信号の内2個以上が一30 対れば、出力状態判定信号として正答判定信号を端子27から送出し、同時にその2値出力信号を端子26から最終出力信号として送出する。また、それ以外の場合には、不明或いは誤答と見做し、端子27から正誤答判定信号を出力状態判定信号として出力する。不明或いは誤答と判定された場合には、予め定められた2値出力ネットワーク手段からの2値出力信号を並列ニューラルネットワーク処理システム14の最終出力信号として選択送出する。

い2値出力信号が得られているかどうか、即ち正答な2 値出力信号が送出されているかどうかを知る事は、非常 に重要である。正答な2値出力信号が送出されていない ことが判明した場合には、それらの未知入力データを収 集して、追加学習などを行い、ニューラルネットワーク の性能を改善し、できるだけ正答な2値出力信号を送出 させる必要がある。 【0012】従来技術として、異なる結合重み係数初期 値の設定を行ないローカルミニマムに各ニュー 値を設定して学習させた複数個の学習済みニューラルネットワークを収束させ学習済みとして用いること から、高い汎化能力は得られない欠点を有している。従 カトワークを入力に対して並列に接続し、それらの2値 出力信号を多数決処理して入力データに対する汎化能力 を改善し、而も正答判定や誤答判定、或いは判定不明な 30 に 80%程度で飽和している。また、20%程度の不 明判定となっている。

【0016】ここでは、多数決処理器24を用いた場合について説明したが、これに代わり一致検出器を用いる場合もある。一致検出器を用いた場合には、一致すると正答と判定することにより、正答判定の精度は改善されるものの、不明判定や誤答判定が増加する。

[0017]

【発明が解決しようとする課題】上記の如く構成した従来の並列ニューラルネットワーク処理システム14では、学習済みニューラルネットワーク15、18、21は、同一の構造を有し、而も同一の学習アルゴリズムに対して、それぞれ異なった結合重み係数初期値を用いて同一の教師信号に対して学習を行っている。従って、これらのニューラルネットワーク15、18、21が同一のグローバルミニマムに収束すると、入力データに対する2値出力信号が正答或いは誤答に関らず殆ど一致しまうことから、それらを並列接続して、入力データに対するそれぞれの2値出力信号を多数決処理しても、正答の場合には全てが正答となり、一方、誤答や不明の場50合は全て同様な状態となることから並列接続と多数決処

The second secon

理を用いた効果が非常に小さい。従って、できるだけ異なったローカルミニマムに収束するよう学習させ、それぞれ異なった、正答の出力信号を送出する入力データの領域、即ち汎化領域を実現する必要がある。

【0018】これらの理由から、それぞれ異なりずれた 汎化領域を持たせるには、並列接続される学習済みニューラルネットワークとしてローカルミニマム状態で学習 を終了させ使用する必要があり、汎化能力が余り高くなく、誤った2値出力信号を出しやすい。従って、入力データに対して出来るだけ正答な2値出力信号を得、而 
精度の高い正誤答判定信号を得る為には、多くの学理を 
特度の高い正誤答判定信号を得る為には、多数決処理のよっテークを並列接続し、多数決処理要素 
がある。また、正答/誤答或いは不明の判定を、単に対 
がある。また、正答/誤答或いは不明の判定を、単に対 
がある。また、正答/誤答或いは不明の判定を、 
数決処理のみで行っており、誤った2値出力信号に対 
なお互いに同一な誤りならばそのまま正答とみなすな 
ど、入力データに対する正答判断の精度が然程高くない 
欠点を持っている。

【0019】従って、並列の学習済みニューラルネットワーク数を増加させ多数決処理を行っても、ローカルミニマムに収束していることから正答判定率やその精度に飽和状態が生じ、汎化能力は若干改善されるもの、正答判定の精度や正答判定率は余り改善されない。特に、単体の学習済みネットワークの汎化能力が低く場合には、不明判定が多く発生し、正答の判定が低下すると共にそのの精度も劣化する。このように、従来の方式では、高い汎化能力と正答判定率とその精度向上とを同時に達成させるには限界がある。

【0020】また、結合重み係数の初期値によって、正答の出力信号を与える入力データの領域、即ち汎化領域が異なることを利用しているが、初期値によってどの程度異なった汎化領域が得られるかは、落ち込むローカルミニマムにより決まり、予め予測出来ない。従って、実際に種々の初期値を与えニューロネットワークを並列接続、学習済みニューラルネットワークを並列接続に、ごれらの欠点は、大規模ニューラルネットワークでは、種々の結合重み係数の初期値を用いてローカルミニマムに収束させる為の学習処理とテストカデータに対する汎化能力と汎化領域との評価を繰り返し行なう試行錯誤が必要となり、満足できる結果を得るには膨大な作業を要し、実用的でない。

【0021】本発明の目的は、上記の問題を解決し、従来の正誤答判定機能を有した並列ニューラルネットワーク処理システムなどに比べて、少ない並列度の学習済みニューラルネットワークを用いて、高精度な正答判定或いは誤答判定を送出する正誤答判定信号を得ると共に、単体の学習済みニューラルネットワークよりも汎化能力の非常に優れ、正答判定率の高い多値出力信号を送出することができる正誤答判定機能を有する並列ニューラル

ネットワーク処理システムを提供することにある。 【0022】

8

【課題を解決するための手段】以下に主な解決手段を示 す。第1の手段として、学習入力データと第1の多値教 師信号とを用いて学習した学習済みニューラルネットワ 一クと前記学習済みニューラルネットワークの出力層出 力信号を多値化し多値出力信号を送出する多値スレショ ルド手段とからなる、多値直接出力信号を送出する第1 の多値出力ネットワーク手段と、前記第1の多値教師信 10 号を変換し得られた異なる変換多値教師信号と前記学習 入力データとを用いて学習した学習済みニューラルネッ トワークと前記学習済みニューラルネットワークの出力 層出力信号を多値化し多値出力信号を送出する多値スレ ショルド手段と前記変換多値教師信号から前記第1の多 値教師信号への逆変換則を有し、該多値スレショルド手 段からの該多値出力信号を変換する出力変換手段とから なる、変換多値直接出力信号を送出する少なくとも1つ 以上の第2の多値出力ネットワーク手段とを、入力に対 して並列接続し、前記第1の多値出力ネットワーク手段 からの前記多値直接出力信号と隣接関係にある多値隣接 出力信号を生成する隣接出力生成手段と、前記一つ以上 の第2の多値出力ネットワーク手段内の前記多値スレシ ョルド手段からの前記多値出力信号と隣接関係にある多 値隣接出力信号をそれぞれ生成し送出する一つ以上の隣 接出力生成手段と、前記変換多値教師信号から前記第1 の多値教師信号への逆変換則を有し、該一つ以上の隣接 出力生成手段からの該多値隣接出力信号を変換して、変 換多値隣接出力信号をそれぞれ送出する一つ以上の出力 変換手段と、前記多値直接出力信号と、前記一つ以上の 変換多値直接出力信号と、前記多値隣接出力信号と、前 記一つ以上の前記変換多値隣接出力信号との間の一致/ 不一致状態検出を少なくとも用いて、前記多値直接出力 信号及び前記一つ以上の変換多値出力信号の何れかを少 なくとも選択する出力状態判定選択処理手段とを少なく とも具備し構成する。

with the state of the state of

直接出力一致検出手段と、前記2つ以上の前記中間層出力距離のそれぞれと前記直接出力一致検出信号とを少なくとも用いて、前記多値直接出力信号及び変換多値直接出力信号のそれぞれの出力状態推定を行い出力状態推定信号をそれぞれ送出する2つ以上の出力状態推定手段に於て、前記2つ以上の出力状態推定手段からのそれぞれの前記出力状態推定信号と、前記多値直接出力信号と前記一つ以上の変換多値直接出力信号と前記一つ以上の前記変換多値隣接出力信号との前記一致/不一致状態検出とを少なくとも用いて、前記多値直接出力信号及び前記一つ以上の変換多値直接出力信号の何れかを選択する解決手段1から構成する。

【0024】正答な前記出力層出力信号を送出する、前記教師信号毎のテスト入力データに於て、前記出力層出力信号の出力層ユニット毎の正答を与える出力正答余裕を求め、該出力正答余裕の最大値と最小値とからなる範囲を示すテスト内正答出力領域を得、格納し、前記入力データに対する前記出力層出力信号の出力正答余裕との比較の為に対応した前記テスト内正答出力領域を読み出し、テスト領域内かテスト領域外かを判定し、テスト領域判定信号として送出するテスト領域判定手段を前記第1の多値出力ネットワーク及び前記一つ以上の第2の多値出力ネットワーク毎に具備し、前記出力状態推定手段に於て、更に、それぞれの前記テスト領域判定信号を用いて、対応した出力状態推定をする解決手段2から構成する。

【0025】前記出力状態判定選択処理手段に於て、更に、前記多値直接出力信号及び前記一つ以上の変換多値直接出力信号にそれぞれ対応した前記中間層出力距離を、更に用いて、前記多値直接出力信号及び前記一つ以上の変換多値直接出力信号の何れかを選択する解決手段2及び3のいずれかから構成する。

【0026】前記出力状態判定選択処理手段に於て、前記一致/不一致状態検出を少なくとも用いて、前記多値直接出力信号及び前記一つ以上の変換多値出力信号の何れかを少なくとも選択された出力信号の出力状態判定を行ない、出力状態信号を送出する解決手段1から4のいずれかから構成する。

【0027】前記入力データに対する前記出力状態判定 選択処理手段から送出された出力状態判定信号を判定 し、必要に応じて前記入力データに正しい前記多値教師 信号及び前記変換多値教師信号のいずれかを割当て、前 記学習入力データに追加し、前記学習済みニューラルネットワークの結合重み係数を初期値として追加学習し、 得られた新たな結合重み係数を前記学習済みニューラルネットワークに設定し動作させる解決手段5から構成する。

【0028】前記出力状態判定選択処理手段に於て、前記多値直接出力信号及び前記一つ以上の変換多値出力信

10 号の何れか選択された出力信号を最終出力信号として送 出する解決手段1から6のいずれかから構成する。

【0029】前記出力状態判定選択処理手段に於て、前記多値直接出力信号及び前記一つ以上の変換多値出力信号の何れか選択された出力信号に対応した前記学習済みニューラルネットワークからの前記出力層出力信号を最終出力信号として送出する解決手段1から7のいずれかから構成する。

【0030】本発明の出力状態判定機能を有した並列二 10 ューラルネットワーク処理システムは、第1の多値教師 信号を用いて学習させた学習済みニューラルネットワー クを持った第1の多値出力ネットワーク手段と、異なっ た変換多値教師信号を用いて学習させた学習済みニュー ラルネットワークを持った第2の多値出力ネットワーク 手段とを入力に対して並列に接続し、第1の多値出力ネ ットワーク手段からの多値直接出力信号と、出力変換器 を持った第2の多値出力ネットワーク手段からの変換多 値直接出力信号との一致/不一致検出或いは多数決処理 結果と、中間層基準出力信号と入力データに対する学習 済みニューラルネットワークの中間層ユニットからの中 間層出力信号との中間層出力距離を求め、中間層出力距 離比較と、学習済みニューラルネットワークの出力層ユ ニットからの出力正答余裕に対するテスト領域判定とを 基にした、これらの多値直接出力信号及び変換多値直接 出力信号の出力状態推定を行っている。この出力状態推 定と、第1の多値出力ネットワーク手段からの多値直接 出力信号と、その隣接した多値隣接出力信号と、並列接 続されているそれぞれの第2の多値出力ネットワーク手 段からの変換直接出力信号とその変換多値隣接出力信号 30 との間の一致/不一致状態の関係を利用することによ り、より正確に出力状態判定を行ない、最終出力信号と して、多値直接出力信号或いは変換多値直接出力信号か らより正答な選択送出ができる。また、それに対応した 正確な出力状態判定信号も送出することが出来る。

【0031】従って、従来方式の並列ニューラルネットワーク処理システムに比べて非常に高精度に且つ安定に正答/誤答などの出力状態判定を容易に得え、而も検出や種々のパターン認識などへの応用の際に、最終出力に対する追加学習を必要とする誤答の未知入力・ワークに対する追加学習を必要とする誤答の未知入づけるとにより、より高い汎化能力と非常に高精度な出力状態判定機能を持った並列ニューラルネットワークといまり、より高い汎化能力と非常に高精度な出力状態判定機能を持った並列ニューラルネットワーク処理システムを簡単に実現出来る。また、従来方式のような学習の際の結合重み係数の初期設定に於ける試行錯誤も不要で、迅速且つ簡単に本発明の並列ニューラルネットワーク処理システムを設計することが出来る。

[0032]

50 【発明の実施の形態】以下に本発明の並列ニューラルネ

【0033】[第1の実施の形態] 本発明の第1の実施 形態の並列ニューラルネットワーク処理システム28を 図1に示す。2つのニューラルネットワークを並列接続 し、2値の教師信号を用いた構成例を示す。

【0034】第1の2値教師信号と学習入力データとを 用いて学習させた学習済みニューラルネットワーク29 とスレショルド回路30とからなり、2値直接出力信号 を送出する第1の2値出力ネットワーク手段31と、前 記第1の2値教師信号をコード変換して得た変換2値教 師信号と前記学習入力データとを用いて学習させた学習 済みニューラルネットワーク32とスレショルド回路3 3と出力変換器34とからなり、変換2値直接出力信号 を送出する第2の2値出力ネットワーク手段35とを、 入力データに対して並列に接続し、前記2値直接出力信 号に対応した2値隣接出力信号を生成する隣接出力生成 器36と、前記スレショルド回路33からの2値出力信 号に対応した2値隣接出力信号を生成する隣接出力生成 20 器37と、該2値隣接出力信号を変換し変換2値隣接出 力信号を送出する出力変換器38と、出力状態判定を行 ない、前記2値直接出力信号か前記変換2値直接出力信 号かのいずれかを最終出力信号として選択送出し、併せ てそれに対応した出力状態判定信号を送出する出力状態 判定選択処理器39とから構成される。

【0035】ここで、前記学習済みニューラルネットワーク29及び32は、図2に示すように入力層4、中間層5及び出力層6の3層を持ち、同一構成である。前記スレショルド回路30は、前記学習済みニューラルネットワーク29の出力層6のユニットの出力信号を2値化した2値出力信号を送出する。前記スレショルド回路33も、同様に前記学習済みニューラルネットワーク32の出力層6のユニットの出力信号を2値化し2値出力信号を送出する。

【0036】前記出力変換器34は、前記変換2値教師信号を前記第1の2値教師信号へ逆変換する変換則を有し、前記スレショルド回路33からの前記2値出力信号を変換し、前記変換2値直接出力信号として第2の2値出力ネットワーク手段35から送出し、前記出力状態判定選択処理器39へ入力する。一方、前記出力変換器38は、前記出力変換器34と同一の変換則を有し、前記隣接出力生成器37からの前記2値隣接出力信号を変換し、前記変換2値隣接出力信号として前記出力状態判定選択処理器39に送出する。

【0037】前記隣接出力生成器36は、前記第1の2値出力ネットワーク手段31から送出された前記2値直接出力信号を用いて、予め指定されたハミング距離以内の離れた前記2値隣接出力信号を生成し、前記出力状態判定選択処理器39に送出し、前記隣接出力生成器37

は、前記第2の2値出力ネットワーク手段35内の前記スレショルド回路33から送出された前記2値出力信号を用いて、該ハミング距離以内の離れた前記2値隣接出力信号を生成し、前記出力変換器38に送出する。

An intelligible to salah sebelah bir sebestian periodi periodi sebestian periodi sebestian periodi sebestian p

【0038】前記出力状態判定選択処理器39は、前記2値直接出力信号と前記変換2値直接出力信号との間の一致/不一致状態検出と、前記2値直接出力信号と相対する前記変換2値隣接出力信号との間の一致/不一致状態検出と、前記変換2値直接出力信号と相対する前記2値隣接出力信号との間のそれぞれの一致/不一致状態検出とを基に、出力状態判定を行ない、前記第1の2値出力ネットワーク手段31からの前記2値直接出力信号か、前記第2の2値出力ネットワーク手段35からの前記変換2値直接出力信号かの何れかを選択し、端子26から並列ニューラルネットワーク処理システム28の前記最終出力信号として送出し、併せて、それに対応した前記出力状態判定信号としての正誤答判定信号を端子27から送出する。

【0039】以下、これらの動作について詳細に説明す る。前記第1の2値出力ネットワーク手段31は、図2 に示す構成の下に、端子8の第1の2値教師信号と端子 2の前記学習入力データを用いてバックプロパゲーショ ン法或いは誤差摂動型バックプロパゲーション法(特願 平7-77168、特開平8-249304) などによ り学習させた前記学習済みニューラルネットワーク29 を用い、その出力層6のユニットからの出力信号を前記 スレショルド回路30を介して2値化し、その2値出力 信号を前記2値直接出力信号として送出する。特に、誤 差摂動型バックプロパゲーション法を用いた場合には、 3層ニューラルネットワークをグローバルミニマム状態 に簡単に収束させることができ、而も前記学習入力デー 夕に対して全て正答の前記2値直接出力信号を得ること が出来る。また、同様に第2の2値出力ネットワーク手 段35に於ても、前記学習入力データに対して全て正答 の前記変換2値直接出力信号を得ることが出来る。

【0040】ここで、学習処理により学習済みニューラルネットワーク29、32を得る際に、前記学習入力データと分類カテゴリとしての2値教師信号の対応づけに於て、2値教師信号毎に代表的な特徴を示している入力が、2値教師信号毎に代表的な特徴を示している入力・データや発生頻度の高い入力データを学習コアー入力データとして少なくとも準備し、該学習コアー入力デーアに対する前記スレショルド回路30及び33からの前記2値出力信号が正答となるよう学習させた前記学習済みニューラルネットワーク29及び32を用いる。

【0041】また、前記第2の2値出力ネットワーク手段35では、図2に示すように端子8の前記第1の2値教師信号から教師信号コード変換器13を介して得えられた前記変換2値教師信号をスイッチ回路9を介して前記減算器10に入力し、端子2の学習入力データに対して学習させ、グローバルミニマム状態に収束させたニュ

ーラルネットワークを前記学習済みニューラルネットワ ーク32として用いる。

【0042】これらの前記学習済みニューラルネットワ 一ク29及び32は、それぞれ前記第1の2値教師信号 及び前記変換2値教師信号をそれぞれ用いることから、 異なったグローバルミニマムの状態に簡単に収束させる ことができる。従って、前記第1及び第2の2値出力ネ ットワーク手段31、35からの前記2値直接出力信号 及び前記変換2値直接出力信号は、前記学習入力データ た、これらの前記学習済みニューラルネットワーク2 9、32は学習アルゴリズムとニューラルネットワーク の構造が同一であることから殆ど同様な高い汎化能力が 得られる。

【0043】従って、前記学習済みニューラルネットワ ーク29、32の前記スレショルド回路30及び33か ら正答の2値出力信号を送出する入力データの領域、即 ち汎化領域は広く、而も互いにずれ一部異なる。この 為、未知入力データに対して、前記2値出力ネットワー 換2値直接出力信号とは、幅広く同一となるが、ずれて いる領域では同一とはならず、何れかが誤答となる。こ こで、前記学習済みニューラルネットワーク29及び3 2の結合重み係数として、同一或いはそれぞれ異なった 結合重み係数初期値を設定して学習させるが、それぞれ 異なった結合重み係数の初期値設定を行った場合には、 汎化能力の差は殆どないが、汎化領域はより大きくずれ た領域を持つ。

【0044】次に、前記第1及び第2の2値出力ネット 夕に対して実行処理を行った際の前記出力状態判定選択 処理器39の動作について説明する。

【0045】前記2値直接出力信号と前記変換2値直接 出力信号とが一致した場合には、これらが共に正答とな る場合が殆どである。しかしながら、誤答であるがお互 いに一致する場合も、発生率は非常に低いものの発生す

【0046】従来技術では、前述したように多数決処理 (投票処理) によりこの一致した場合だけを検出し、そ れらを正答と判定していることから、正答判定の精度も 40 余り高くなく、而も汎化能力を殆ど改善できない。しか

しながら、本発明に於ける前記出力状態判定選択処理器 39では、汎化領域がお互いにずれている為に不一致と なる、少なくとも何れかに誤りが発生している場合に於 ても、正答な出力信号をできるだけ選択送出することか ら、汎化能力の改善が図れ、而も正確な出力状態判定を 行うことができる。

【0047】特に、誤答となる前記2値直接出力信号或 いは前記変換2値直接出力信号は、正答なものからのハ ミング距離が1或いは2の比較的小さい誤りパターンを に対して、全て同一の正答となり、互いに一致する。ま 10 持っている場合が殆どであり、それらの前記隣接出力信 号内に正答な2値出力信号が存在している確率が高い。 従って、前記出力状態判定選択処理器39では、前記2 値直接出力信号と前記変換2値直接出力信号との一致/ 不一致状態検出と、前記直接出力信号と相対する前記隣 接出力信号とのそれぞれの一致/不一致状態検出とを利 用した以下の出力状態判定処理と出力選択処理を行う。 【0048】ここで、先ず、前記2値直接出力信号と前 記変換2値直接出力信号とが不一致の場合に於て、以下 の5つの場合に分けて、出力信号選択送出処理と出力状 ク手段28、35からの前記2値直接出力信号と前記変 20 態判定処理とを行う例を示す。少なくとも、これらの前 記2値直接出力信号と前記変換2値直接出力信号の何れ かが誤っている。

【0049】尚、ここでは、簡単の為に、出力選択処理 と出力状態判定処理を示す下記の表1から表6に於て、 前記第1の2値出力ネットワーク手段31を第1ネット ワーク、前記2値直接出力信号を第1直接出力、これに 対応した前記2値隣接出力信号を第1隣接出力、前記第 2の2値出力ネットワーク手段35を第2ネットワー ク、前記変換2値直接出力信号を第2直接出力、これに ワーク手段28及び35に於て、端子2からの入力デー 30 対応した前記変換2値隣接出力信号を第2隣接出力とそ れぞれ記述する。

> 【0050】第1の2値出力ネットワーク手段手段31 からの2値直接出力信号と第2の2値出力ネットワーク 手段手段からの変換2値直接出力信号が不一致した場合 に於て、

【0051】(1)第1直接出力と第2隣接出力が一 致、且つ第1隣接出力と第2直接出力が一致の場合 表1に出力状態判定処理と出力選択処理の一例を示す。 [0052]

【表1】

出力関係	(AND)		出力選択	判定
第1直接出	第2隣接出	一致	第1ネットワ	正答
カ	カ		ーク	
第1隣接出	第2直接出	一致		
カ	カ			

【0053】直接出力信号と相対する相手側の隣接出力 信号が、それぞれ一致した状況にあれば、少なくとも前 記2値直接出力信号か前記変換2値直接出力信号のいず 50 【0054】(2)第1直接出力と第2隣接出力が一

れかが正答である場合が多い。従って、表1に示す出力 選択と出力状態判定を行う。

15

致、且つ第1隣接出力と第2直接出力が不一致の場合 表2に出力状態判定処理と出力選択処理の一例を示す。 [0055]

7	力選択処理の一例を示す。			【表 2】	
	出力関係 (AND)			出力選択	判定
	第1直接出	第2隣接出	一致	第1ネットワ	正答
	カ	カ		ーク	
	第1隣接出	第2直接出	不一		
	l <del>1</del> 1	+1	35br		

【0056】前記2値直接出力信号と前記変換2値隣接 出力信号が一致していることから、前記第1の2値出力 10 致、且つ第1隣接出力と第2直接出力が一致の場合 ネットワーク手段手段31の前記2値直接出力信号が正 答である可能性が大である。従って、表2に示す出力選 択と出力状態判定を行う。

【0057】(3)第1直接出力と第2隣接出力が不一 表3に出力状態判定処理と出力選択処理の一例を示す。 [0058]

【表3】

出力関係 (AND)			出力選択	判定
第1直接出	第2隣接出	不一	第2ネットワー	正答
力	カ	致	ク	
第1隣接出	第2直接出	一致		
カ	カ			

【0059】前記変換2値直接出力信号と前記2値隣接 20 【0060】(4)直接出力と隣接出力は不一致、且つ 出力信号が一致していることから、前記第2の2値出力 ネットワーク手段手段35の前記変換2値直接出力信号 が正答である可能性が大である。従って、表3に示す出 力選択と出力状態判定を行う。

第1隣接出力と第2隣接出力が一致の場合 表4に出力状態判定処理と出力選択処理の一例を示す。 [0061]

【表4】

出力関係	R (AND)		出力選択	判定
第1直接出	第2隣接出	不一		,
カ	カ	致		
第1隣接出	第2直接出	不一	第1ネットワー	誤答
カ	カ	致	ク	
第1隣接出	第2隣接出	一致		
カ	カ			

【0062】前記2値隣接出力信号と前記変換2値隣接 出力信号とが一致していることから、両隣接出力信号同 士が正答で、前記2値直接出力信号及び前記変換2値直 接出力信号とも誤答と考えられる。従って、表4に示す 出力選択と出力状態判定を行う。ここでは、特定の2値 出力ネットワーク手段手段の直接出力信号を選択してい

る。

【0063】(5)直接出力と隣接出力は不一致、且つ 第1隣接出力と第2隣接出力が不一致の場合 表5に出力状態判定処理と出力選択処理の一例を示す。 [0064]

【表5】

出力関係	A (AND)		出力選択	判定
第1直接出	第2隣接出	不一		
カ	カ	致		
第1隣接出	第2直接出	不一	第1ネットワー	誤答
カ	力	致	ク	
第1隣接出	第2隣接出	不一		
カ	カ	致		

【0065】前記直接出力信号と相対する前記隣接出力 信号とも全て一致しない。従って、前記両直接出力信号 とも誤答と考えられる。従って、表5に示す出力選択と 出力状態判定を行う。ここでは、特定の2値出力ネット ワーク手段手段からの直接出力信号を選択している。

値直接出力信号が一致した場合に於ける、出力状態判定 処理と出力選択処理の一例を表6に示す。殆どの場合、 正答であることから、予め決められた特定の2値出力ネ ットワーク手段手段からの直接出力信号を選択送出す る。

【0066】次に、前記2値直接出力信号と前記変換2 50 【0067】

【表6】

出力関係			出力選択	判定
第1直接出	第2直接出	一致	第1ネットワー	正答
カ	カ		ク	

【0068】ここで、第2の実施の形態に於て、詳細を 説明するが、学習済みニューラルネットワーク29、3 2の中間層出力信号と中間層基準出力信号間の中間層出 力距離を求め、出力状態判定選択処理器39に於て、更 に中間層出力距離をも用いて、出力状態判定処理を行っ てもよい。また、多層ニューラルネットワークを仮定し て説明したが、教師信号を用いて学習させるニューラル ネットワークであればよく、多層ニューラルネットワー クに限るものではない。

【0069】更に、2値出力ネットワーク手段を更に並 列に接続し、隣接出力生成器と出力変換器とをそれぞれ 付加することにより、多並列化を図ってもよい。全ての 2値出力ネットワーク手段からの2値直接出力信号と変 換2値直接出力信号との間で一致/不一致に対する多数 2 値隣接出力信号も含めた多数決処理とにより、上記に 説明した出力状態判定処理方法と出力選択処理方法を拡 張して用いてもよい。これにより、並列ニューラルネッ トワーク処理システム28の汎化能力をより一層改善で き、出力状態判定精度も著しく改善される。

【0070】尚、上記では、2値直接出力信号に隣接し た2値隣接出力信号を2以下のハミング距離を用いて生 成したが、この距離内に限るものではない。また、直接 出力信号が3値以上の多値の場合には、リー距離により 指定された距離以内の多値隣接出力信号を生成すればよ い。連続値の場合には、ユークリッド距離により指定さ れた距離以内の隣接出力信号を生成すればよい。

【0071】また、直接出力信号や隣接出力信号が連続 値の場合には、2値出力信号や多値出力信号の一致/不 一致を検出する直接出力一致検出器の代わりに、各出力 層ユニットに於て、出力層出力信号エレメント間の差が お互いにある範囲内であれば、一致とみなす手段を用い ればよい。また、出力状態判定選択処理器に於ても、同 様な手段で一致/不一致を検出すればよい。

ての本発明の並列ニューラルネットワーク処理システム 40を図4に示す。2つのニューラルネットワークを並 列接続した構成例を示す。

【0073】第1の2値教師信号と学習入力データとを 用いて学習させた学習済みニューラルネットワーク41 とスレショルド回路42とからなり、2値直接出力信号 を送出する第1の2値出力ネットワーク手段手段43 と、前記第1の2値教師信号をコード変換して得た変換 2 値教師信号と前記学習入力データとを用いて学習させ

回路45と出力変換器46とからなり、変換2値直接出 力信号を送出する第2の2値出力ネットワーク手段手段 47とを、入力データに対して並列に接続し、中間層基 準出力信号を検出し格納する中間層基準出力検出格納器 10 49、50と、中間層出力距離を求めるハミング距離計 算器53、54と、テスト内正答出力領域を求め格納す るテスト領域判定器57、58と、前記2値直接出力信 号と前記変換2値直接出力信号との間の一致状態を検出 する直接出力一致検出器48と、出力状態推定する出力 状態推定器 5 5 、 5 6 と、前記 2 値直接出力信号に対応 する2値隣接出力信号を生成する隣接出力生成器59 と、前記スレショルド回路45からの2値出力信号に対 応する2値隣接出力信号を生成する隣接出力生成器60 と、該2値隣接出力信号を変換し変換2値隣接出力信号 決処理(投票処理)した個別出力状態推定と、相対する 20 を送出する出力変換器61と、出力状態判定を行ない、 前記2値直接出力信号か前記変換2値直接出力信号かの いずれかを最終出力信号として選択送出し、併せてそれ に対応した出力状態判定信号を送出する出力状態判定選 択処理器62とから構成される。

> 【0074】ここで、前記学習済みニューラルネットワ ーク41及び44は、図4に示すように入力層4、中間 層5及び出力層6の3層を持ち、同一構成である。前記 スレショルド回路42は、前記学習済みニューラルネッ トワーク41の出力層6のユニットの出力信号を2値化 した2値出力信号を送出する。前記スレショルド回路4 5も、同様に前記学習済みニューラルネットワーク44 の出力層6のユニットの出力信号を2値化し2値出力信 号を送出する。前記スレショルド回路51、52は、入 カデータに対する前記学習済みニューラルネットワーク 41、44のそれぞれの中間層5のユニットの出力信号 を2値化し、中間層2値出力信号として前記ハミング距 離計算器53及び前記中間層基準出力検出格納器49、 50にそれぞれ送出する。

【0075】前記中間層基準出力検出格納器49、50 【0072】 [第2の実施の形態] 第2の実施形態とし 40 は、学習処理が完了した段階で、学習入力データに対応 した前記スレショルド回路51、52からのそれぞれの 前記中間層2値出力信号を、分類カテゴリに対応した2 値教師信号毎、及び変換2値教師信号毎に、前記中間層 基準出力信号として検出し格納する。更に、実行処理時 には、前記入力データに対する前記スレショルド回路 4 2及び45からの2値出力信号を用いて、格納されてい る前記中間層基準出力信号を検索し読み出し、前記入力 データに対応した前記スレショルド回路51、52から のそれぞれの前記中間層2値出力信号と該中間層基準出 た学習済みニューラルネットワーク44とスレショルド 50 力信号との間の中間層出力距離を計算する為に、該中間 層基準出力信号を前記ハミング距離計算器53、52にそれぞれ送出する。尚、ここでは、前記入力データに対する前記スレショルド回路42及び45からの2値出力信号を用いて、格納されている前記中間層基準出力信号の格納と読み出しを行っているが、2値直接出力信号や変換2値直接出力信号を用いてもよい。

【0076】前記ハミング距離計算器53、54は、前記スレショルド回路51、52からの前記中間層2値出力信号と前記中間層基準出力検出格納器49、50からの前記中間層基準出力信号との間のそれぞれのハミング距離を求め、前記中間層出力距離として、前記出力状態推定器55、56及び前記出力状態判定選択処理器62にそれぞれ送出する。前記中間層出力距離は、正誤答推定及び正誤答判定の尺度として用い、一般に、正答の場合は、このハミング距離は小さく、誤答の場合はこの距離が大きい傾向にある。ここで、前記ハミング距離計算器53、54の代わりに、多値空間での距離を求めるリー距離計算器や連続値の間での距離を求めるユークリッド距離計算器を用いてもよい。

【0077】ユークリッド距離の場合には、例えば、前 20 記スレショルド回路51、52を介さず中間層ユニットのそれぞれの出力信号をそのまま中間層基準出力信号として、前記中間層基準出力検出格納器49、50に予め格納し、これらを前記スレショルド回路42、45からの2値出力信号を基にそれぞれ読み出し、前記入力データに対する中間層ユニットの前記出力信号とのユニット毎の差の絶対値を全ユニットに渡り加算して中間層出力距離として用いても良い。

【0078】前記テスト領域判定器57、58は、テス ト処理時に、テスト入力データを用いて、分類カテゴリ 30 に対応した前記第1の2値教師信号毎、及び前記変換2 値教師信号毎に、テスト内正答出力領域を求め格納す る。具体的には、前記学習済みニューラルネットワーク 41、44のテスト入力データに対する汎化能力を評価 する際に、前記スレショルド回路42、45が正答の2 値出力信号を送出するテスト入力データに対して、前記 学習済みニューラルネットワーク41、44の出力層6 のユニットからの出力信号のユニット毎の出力正答余裕 (即ち、前記スレショルド回路42、45のスレショル ド値とユニット出力信号との差の絶対値) の最小値と最 40 大値とを求め、前記テスト内正答出力領域とし、前記2 値教師信号に対応させてテスト領域判定器57、58に それぞれ予め格納する。また、テスト内正答出力領域と して、ユニット毎の出力正答余裕の最大及び最小値を用 いているが、全ユニット間での最大及び最小値を用いて も良い。

【0079】更に、実行処理時に、前記入力データに対する前記スレショルド回路42及び45からの前記2値出力信号を用いてそれぞれ前記テスト内正答出力領域を読み出し、前記学習済みニューラルネットワーク41、

44の出力層6の前記出力信号の各ユニット毎の出力信号を正答と見做した場合の正答となる為の出力余裕、即ち出力正答余裕をそれぞれ求め、該テスト内正答出力領域とそれぞれ比較し、該出力正答余裕が全てのユニットに於て前記テスト内正答出力領域内であれば、テスト領域内、それ以外をテスト領域外と判定するテスト領域判定信号を前記出力状態推定器55、56へそれぞれ送出する。ここで、前記入力データに対する出力層6のユニットからの出力信号がテスト領域外である判定されると、その前記入力データを未知入力データと判定し、利用しても良い。

【0080】前記出力変換器46は、前記変換2値教師信号を前記第1の2値教師信号へ逆変換する変換則を有し、前記スレショルド回路45からの前記2値出力信号を変換し、前記変換2値直接出力信号として第2の2値出力ネットワーク手段手段47から送出し、前記直接出力一致検出器48及び前記出力状態判定選択処理器62へ入力する。一方、前記出力変換器61は、前記出力変換器46と同一の変換則を有し、前記隣接出力生成器60からの前記2値隣接出力信号を変換し、前記変換2値隣接出力信号として前記出力状態判定選択処理器62に送出する。

【0081】前記直接出力一致検出器48は、前記第1及び第2の2値出力ネットワーク手段手段43、47からそれぞれ送出された前記2値直接出力信号と前記変換2値直接出力信号とを比較し、一致状態或いは不一致状態を検出する一致検出信号を前記出力状態推定器55、56及び前記出力状態判定選択処理器62へぞれぞれ送出する。

【0082】前記出力状態推定器55、56は、前記テスト領域判定器57、58、及び前記ハミング距離計算器53、54、更に前記直接出力一致検出器48とからそれぞれ入力された、前記テスト領域判定信号と前記中間層出力距離と前記一致検出信号とを用いて、前記第1の2値出力ネットワーク手段手段43からの前記2値直接出力信号、及び前記第2の2値出力ネットワーク手段47からの前記変換2値直接出力信号が、夫々正答か誤答かを推定する正誤答推定信号を前記出力状態判定選択処理器62にそれぞれ送出する。

0 【0083】前記隣接出力生成器59は、前記第1の2 値出カネットワーク手段43から送出された前記2値直 接出力信号を用いて、予め指定されたハミング距離以内 の離れた前記2値隣接出力信号を生成し、前記出力状態 判定選択処理器62に送出し、前記隣接出力生成器60 は、前記第2の2値出カネットワーク手段47内の前記 スレショルド回路45から送出された前記2値出力信号 を用いて、該ハミング距離以内の離れた前記2値隣接出 力信号を生成し、前記出力変換器61に送出する。

【0084】前記出力状態判定選択処理器62は、前記 50 2値直接出力信号と前記変換2値直接出力信号との間の 一致/不一致状態検出と、前記2値直接出力信号と相対する前記変換2値隣接出力信号との間、前記変換2値直接出力信号との間の前記変換2値直接出力信号と相対する前記2値隣接出力信号との間のそれぞれの一致/不一致状態検出と、前記出力状態推定器55、56からのそれぞれの正誤答推定信号とを基に、最終的な出力状態判定を行ない、前記第1の2値出力に分からの前記2値直接出力信号かの前記2値直接出力信号かの前記2値直接出力信号かの何れかを選択し、端子26から並2値直接出力信号かの何れかを選択し、端子26から並2値直接出力信号かの何れかを選択し、端子26から並列ニューラルネットワーク処理システム40の前記最終出力信号として送出し、併せて、それに対応した前記出力状態判定信号としての正誤答判定信号を端子27から送出する。

【0085】以下、これらの動作について詳細に説明す る。前記第1の2値出力ネットワーク手段43は、図2 に示す構成の下に、端子8の第1の2値教師信号と端子 2の前記学習入力データを用いてパックプロパゲーショ ン法或いは誤差摂動型バックプロパゲーション法(特願 平7-77168、特開平8-249304) などによ り学習させた前記学習済みニューラルネットワーク41 を用い、その出力層6のユニットからの出力信号を前記 スレショルド回路42を介して2値化し、その2値出力 信号を前記2値直接出力信号として送出する。特に、誤 差摂動型バックプロパゲーション法を用いた場合には、 3層ニューラルネットワークをグローバルミニマム状態 に簡単に収束させることができ、而も前記学習入力デー 夕に対して全て正答の前記2値直接出力信号を得ること が出来る。また、同様に第2の2値出力ネットワーク手 段47に於ても、前記学習入力データに対して全て正答 の前記変換2値直接出力信号を得ることが出来る。

【0086】ここで、学習処理により学習済みニューラ ルネットワーク41、44を得る際に、前記学習入力デ ータと分類カテゴリとしての教師信号の対応づけに於 て、2値教師信号毎に代表的な特徴を示している入力デ ータや発生頻度の高い入力データを学習コアー入力デー タとして少なくとも準備し、該学習コアー入力デーアに 対する前記スレショルド回路42及び44からの前記2 値出力信号が正答となるよう学習させた前記学習済みニ ューラルネットワーク41及び44を用いる。更に、学 習処理が完了した際に、前記学習コアー入力データに対 する前記学習済みニューラルネットワーク41及び44 の中間層 5 のユニットからの中間層出力信号を前記スレ ショルド回路51、52を介してそれぞれ前記中間層2 値出力信号に変換して、これらを前記中間層基準出力信 号としてそれぞれの前記中間層基準出力検出格納器49 及び50に予め格納しておく。この時、前記スレショル ド回路42及び45からの各前記2値出力信号を用い て、それぞれ格納する。

【0087】また、前記第2の2値出力ネットワーク手り、それらの隣接出力信号内に正答な2値出力信号が存 段47では、図2に示すように端子8の前記第1の2値 50 在している確率が高い。従って、前記出力状態推定と前

教師信号から教師信号コード変換器13を介して得えられた前記変換2値教師信号をスイッチ回路9を介して前記減算器10に入力し、端子2の学習入力データに対して学習させ、グローバルミニマム状態に収束させたニューラルネットワークを前記第2の学習済みニューラルネットワーク44として用いる。

【0088】これらの前記学習済みニューラルネットワーク41及び44は、それぞれ前記第1の2値教師信号及び前記変換2値教師信号を用いることから、異なったグローバルミニマムの状態に簡単に収束させることができる。従って、前記第1及び第2の2値出力ネットワーク手段43、47からの前記2値直接出力信号及び前記変換2値直接出力信号は、前記学習入力データに対して、全て同一の正答となり、互いに一致する。また、これらの前記学習済みニューラルネットワーク41、44は学習アルゴリズムとニューラルネットワークの構造が同一であることから殆ど同様な高い汎化能力が得られる。

【0089】従って、前記学習済みニューラルネットワ 20 一ク41、44の前記スレショルド回路42及び44から正答の2値出力信号を送出する入力データの領域、即ち汎化領域は広く、而も互いにずれ一部異なる。この為、未知入力データに対して、前記2値出力ネットワーク手段43、47からの前記2値直接出力信号と前記変換2値直接出力信号とは、幅広く同一となるが、ずれている領域では同一とはならず、何れかが誤答となる。

【0090】次に、前記第1及び第2の2値出力ネットワーク手段43及び47に於て、端子2からの入力データに対して実行処理を行った際の前記直接出力一致検出 30 器48と前記出力状態判定選択処理器62の動作について説明する。

【0091】前記直接出力一致検出器48では、前記2 値直接出力信号と前記変換2値直接出力信号とが一致し た場合には、これらが共に正答となる場合が殆どであ る。しかしながら、誤答であるがお互いに一致する場合 も、発生率は非常に低いものの発生する。従来技術で は、前述したように多数決処理によりこの一致した場合 だけを検出し、それらを正答と判定していることから、 正答判定の精度も余り高くなく、而も汎化能力を殆ど改 善できない。しかしながら、本発明に於ける前記出力状 40 態判定選択処理器62では、汎化領域がお互いにずれて いる為に不一致となり、少なくとも何れかに誤りが発生 している場合に於ても、正答な出力信号をできるだけ選 択送出することにより、汎化能力の改善が図れ、而も正 確な出力状態判定を行うことができる。特に、誤答とな る前記2値直接出力信号或いは前記変換2値直接出力信 号は、正答なものからのハミング距離が1或いは2の比 較的小さい誤りパターンを持っている場合が殆どであ り、それらの隣接出力信号内に正答な2値出力信号が存 記直接出力信号と相対する前記隣接出力信号との一致/ 不一致状態検出とを利用した以下の出力状態判定処理と 出力選択処理を行う。

【0092】前述のように従来技術では、多数決処理或いは一致処理を満足すれば、正答、満足しなければ誤答と単純に判定している為に、正誤答判定の精度が低い。これに対して、本発明の第2の実施形態では、前記出力状態推定器55、56に於て、それぞれ接続されているテスト領域判定器57、58からのぞれぞれの前記テスト領域判定信号と前記ハミング距離計算器53、54からの前記中間層出力距離と前記直接出力一致検出器48からの前記2値直接出力信号と前記変換2値直接出力信号との間の一致検出信号とから、前記2値直接出力信号との間の一致検出信号とから、前記2値直接出力信号と前記変換2値直接出力信号の正答/誤答をぞれぞれ個別に推定し、前記出力状態判定選択処理器62に出力状態信号として正誤答推定信号をそれぞれを送出する。

【0093】ここでは、前記一致検出信号を基に、一致 状態検出の場合と不一致状態検出の場合とに分けて、そ れぞれ前記中間層出力距離と予め定められた第1の出力 距離スレショルドとの比較結果と、前記テスト領域判定 信号とにより、出力状態推定として正答或いは誤答の推 定を行っている。例えば、前記2値直接出力信号と前記 変換2値直接出力信号とが一致した場合、テスト領域外 で且つ前記中間層出力距離が該第1の出力距離スレショ ルドより大きいと誤答と推定する。また、その他の状態 を正答と推定する。一方、不一致の場合、前記テスト領 域判定信号に無関係に前記中間層出力距離が第2の出力 距離スレショルド以上であると、誤答と推定し、それ以 30

外であると正答と推定する。前記出力状態判定選択処理器62では、これらの個別出力状態推定結果と、更に、それぞれの前記2値出力ネットワーク手段43、47からの前記2値直接出力信号と、前記変換2値直接出力信号と、それらに相対する前記2値隣接出力信号及び前記変換2値隣接出力信号との間の一致/不一致状態検出と、或いは更に夫々の前記中間層出力距離とを用いて、出力状態判定と出力信号としての出力選択を行う。

24

【0094】ここで、先ず、前記2値直接出力信号と前記変換2値直接出力信号とが不一致の場合に於て、以下の5つの場合に分けて、出力信号選択送出処理と出力状態判定処理とを行う例を示す。少なくとも、これらの前記2値直接出力信号と前記変換2値直接出力信号の何れかが誤っている。

【0095】尚、ここでは、簡単の為に、出力選択処理と出力状態判定処理を示す下記の表7から表12に於て、前記第1の2値出力ネットワーク手段43を第1ネットワーク、前記2値直接出力信号を第1直接出力、これに対応した前記2値隣接出力信号を第1隣接出力、前記第2の2値出力ネットワーク手段47を第2ネットワーク、前記変換2値直接出力信号を第2直接出力、これに対応した前記変換2値隣接出力信号を第2隣接出力とそれぞれ記述する。

【0096】前記2値直接出力信号と前記変換2値直接 出力信号とが不一致の場合に於て、

(1) 第1直接出力と第2隣接出力が一致、且つ第1隣 接出力と第2直接出力が一致の場合

表7に出力状態判定処理と出力選択処理の一例を示す。 【0097】

7 【表7】

個別推定結果	個別推定結果	出力選択	判定
第1ネットワ	第2ネットワ		
ーク	ーク		
正答	正答	中間層出力距離小選	正答
		択	
正答	<b>誤答</b>	第1ネットワーク	正答
典答	正答	第2ネットワーク	正答
誤答	謨答	中間層出力距離小選	HDth3≥中間層出力距離→
		択	正答
L			その他→誤答

【0098】直接出力信号と相対する相手側の隣接出力信号が、それぞれ一致した状況にあれば、少なくとも前記2値直接出力信号か前記変換2値直接出力信号のいずれかが正答である場合が多い。従って、表7に示す出力選択と出力状態判定を行う。両個別推定結果とも正答推定の場合には、特定の側の出力を選択してもよいが、ここでは、中間層出力距離が小さい方の出力信号を選択送出する。また、両方とも誤答推定の場合にも、特定の側の出力を選択し、正答判定してもよいが、中間層出力距

離が小さい方の出力信号を選択送出し、その中間層出力 距離が第3の出力距離スレショルドHDth3以下ならば、 出力状態として正答判定とし、その他の場合は、誤答判 定とする。

【0099】(2)第1直接出力と第2隣接出力が一致、且つ第1隣接出力と第2直接出力が不一致の場合表8に出力状態判定処理と出力選択処理の一例を示す。 【0100】

【表8】

【0101】前記2値直接出力信号と前記変換2値隣接出力信号が一致していることから、前記第1の2値出力ネットワーク手段43の前記2値直接出力信号が正答である可能性が大である。両個別推定結果が誤答推定の場合に、前記2値直接出力信号を選択送出し、誤答判定としてもよいが、前記第1の2値出力ネットワーク手段43の中間層出力距離がある与えられた第4の出力距離スレショルド(HDth4)以下であれば、正答判定とする。また、その他の場合には、誤答判定とする。

【0102】前記2値直接出力信号が誤答推定で、前記変換2値直接出力信号が正答推定の場合には、前記2値直接出力信号と相対する前記変換2値隣接出力信号との

一致の関係から、前記2値直接出力信号を正答、前記変換2値直接出力信号を誤答とすると、推定結果と矛盾する。しかしながら、前記第1の2値出力ネットワーク手段43の中間層出力距離≦HDth4の場合には、前記2値直接出力信号を選択送出し、出力状態を正答判定とする。その他の場合は、誤答判定とする。

【0103】(3)第1直接出力と第2隣接出力が不一 20 致、且つ第1隣接出力と第2直接出力が一致の場合 表9に出力状態判定処理と出力選択処理の一例を示す。 【0104】

【表9】

個別推定結果 第1ネットワー ク	個別推定結果 第2ネットワー ク	出力選択	判定
正答	正答	第2ネットワー ク	正答
正答	段答	第2ネットワー ク	IDth4≥中間層出力距離→ 正答 その他→誤答
<b>設答</b>	正答	第2ネットワー ク	正答
誤答	誤答	第2ネットワー ク	IDth4≥中間層出力距離→ 正答 その他→誤答

【0105】前記変換2値直接出力信号と前記2値隣接出力信号が一致していることから、前記第2の2値出力ネットワーク手段47の前記変換2値直接出力信号が正答である可能性が大である。両個別推定結果が誤答推定の場合に、前記変換2値直接出力信号を選択送出し、誤答判定としてもよいが、前記第2の2値出力ネットワーク手段43の中間層出力距離が前記第4の出力距離スレショルド(HDth4)以下であれば、正答判定とする。また、その他の場合には、誤答判定とする。

【0106】前記2値直接出力信号が正答推定で、前記変換2値直接出力信号が誤答推定の場合には、前記変換2値直接出力信号と相対する前記2値隣接出力信号との

一致の関係から、前記2値直接出力信号を誤答、前記変換2値直接出力信号を正答とすると、推定結果と矛盾する。しかしながら、前記第2の2値出力ネットワーク手段47の中間層出力距離≤HDth4の場合には、前記変換 2値直接出力信号を選択送出し、出力状態を正答判定とする。その他の場合は、誤答判定とする。

【0107】(4)直接出力と隣接出力は不一致、且つ第1隣接出力と第2隣接出力が一致の場合表10に出力状態判定処理と出力選択処理の一例を示す。

[0108]

【表10】

27

			28
個別推定結果	個別推定結果	出力選択	判定
第1ネットワー	第2ネットワー		
	ク		
正答	正答	中間層距離小選択	正答
正答	誤答	第1ネットワーク	正答
誤答	正答	第2ネットワーク	正答
製答	誤答	中間層距離大選択	觀答

【0109】前記2値隣接出力信号と前記変換2値隣接 出力信号とが一致していることから、両隣接出力信号が 正答で、前記2値直接出力信号及び前記変換2値直接出 10 力信号とも誤答と考えられるが、個別推定結果を優先さ せる。両方の出力の個別推定結果が、正答推定の場合に は、中間層出力距離が小さい方の直接出力信号を選択送 出し、その出力状態を正答判定とする。また、両方の出 力の個別推定結果が誤答推定の場合には、中間層出力距

離が大きい方の直接出力信号を選択送出し、その出力状 態を誤答判定とする。

【0110】(5)直接出力と隣接出力は不一致、且つ 第1隣接出力と第2隣接出力が不一致の場合 表11に出力状態判定処理と出力選択処理の一例を示

[0111]

【表11】

個別推定結果	個別推定結果	出力選択	判定
第1ネットワー	第2ネットワー		
2	ク		
正答	正答	中間層距離小選択	正答
正答	觀答	第1ネットワーク	正答
與答	正答	第2ネットワーク	正答
	誤答	中間層距離大選択	觀答

【0112】前記直接出力信号と相対する前記隣接出力 信号とも全て一致しない。従って、前記両直接出力信号 とも誤答と考えられるが、個別推定結果を優先させる。 の場合がかなり発生することから、誤答判定を基準とす る。両方の出力の個別推定結果が正答推定の場合には、 中間層出力距離が小さい方の直接出力信号を選択送出 し、その出力状態を正答判定とする。また、両方の出力 の個別推定結果が誤答推定の場合には、中間層出力距離 30

が大きい方の直接出力信号を選択送出し、その出力状態 を誤答判定とする。

【0113】次に、2値直接出力信号と変換2値直接出 力信号とが一致した場合の出力状態判定処理と出力選択 処理の一例を表12に示す。

[0114]

【表12】

個別推定結果	個別推定結果	出力選択	判定
第1ネットワ	第2ネットワー		_
ーク	ク		
正答	正答	第1ネットワー	正答
		ク	
正答	<b>誤答</b>	第1ネットワー	正答
		ク	
誤答	正答	第2ネットワー	正答
		ク	
誤答	誤答	第1ネットワー	誤答
		ク	

【0115】前記2値直接出力信号と前記変換2値直接 出力信号とが一致する場合には、殆ど正答と考えられ、 推定結果に従って、最終出力信号を選択する。但し、両 方の直接出力信号の個別推定結果が、同一の場合には、 予め決められた特定の側の2値出力ネットワーク手段か らの直接出力信号を選択送出する。個別推定結果が、正 答推定及び誤答推定と異なる場合には、正答判定として いるが、出力信号が誤答推定となっている2値出力ネッ

距離スレショルドHDth5以上大きい場合には、誤答判定 としてもよい。これにより、判定精度が改善される。

【0116】上記の正誤答判定処理及び出力選択処理に 従って、前記出力状態判定選択処理器62では、前記正 誤答推定信号と、前記2値直接出力信号と前記変換2値 直接信号間の一致/不一致状態検出と、及び前記2値直 接出力信号と前記変換2値隣接出力信号との間の一致/ 不一致検出状態検出と、前記2値隣接出力信号と前記変 トワーク手段の中間層出力距離が与えられた第5の出力 50 換2値直接出力信号との間の一致/不一致検出状態検出

とを用いて、前記2値直接出力信号或いは前記変換2値 直接出力信号のいずれかから、最終出力信号として選択 送出すると共に、対応した出力状態判定信号として正誤 答判定信号を送出する。

【0117】以上のように、前記第1及び第2の2値出 カネットワーク手段43、47の前記中間層出力層距 離、前記出力正答余裕、及び前記2値直接出力信号と前 記変換2値直接出力信号間の一致/不一致状態検出など による出力状態推定結果と、更に、前記2値直接出力信 号と前記変換2値直接出力信号間の一致/不一致状態検 10 出と、前記直接出力信号と相対する前記隣接出力信号と の一致/不一致状態検出とを用いて、より正答な2値出 力信号を選択送出でき、出力状態に対しても非常に高い 正誤答判定精度を実現することが出来ると共に、並列ニ ューラルネットワーク処理システム40としての汎化能 力の大幅な改善も図ることができる。

【0118】尚、各前記出力距離スレショルドは、ある 一定値でもよいが、2値教師信号に対応した2値出力信 号毎に異なる値を設定してもよい。或いは、同一の分類 カテゴリとなる正答の2値出力信号を出力する種々のテ 20 スト入力データに対して、前記中間層出力距離を求め、 その分布の平均値或いは更に標準偏差とを少なくとも用 いて前記出力距離スレショルドを求め設定しても良い。 また、中間層出力距離と出力距離スレショルドとの大小 比較でもよいが、中間層距離と出力距離スレショルドと の差の大小関係を比較に用いても良い。

【0119】第2の実施形態では、中間層基準出力検出 格納器49、50とハミング距離計算器53をそれぞれ 分けて説明したが、これらを一緒にして中間層基準出力 成してもよい。また、第1の実施の形態と同様に、出力 状態判定選択処理器62に於て、最終出力信号として、 選択された2値出力信号に対応する出力層出力信号を送 出してもよい。

【0120】ここでは、正しい所望の2値出力信号を送 出するテスト入力データだけから上記のテスト内正答出 力領域を求めたが、準備されている全てのテスト入力デ ータを基にテスト内正答出力領域を求める場合には、前 記学習入力データを用いてニューラルネットワークの学 するテスト入力データを学習入力データとして追加学習 し、この追加学習を繰り返すことにより、最終的に全て のテスト入力データに対して全て正しい2値出力信号を 送出するよう学習させることができる。このような追加 学習を行った後、その結合重み係数を用いて学習済みニ ューラルネットワーク41、44に設定し、これらの全 てのテスト入力データに対してテスト内正答出力領域を 収集してもよい。

【0121】本第2の実施形態の並列ニューラルネット ワーク処理システム 40 において、上記説明のごとく異 50 ネットワークの結合重み係数を初期値として追加学習し

なった教師信号に対して学習済みの2並列接続された前 記2値出力ネットワーク手段43、47を用いている が、ここで、特願平11-229192のように、並列 度を増やす為に、これらの2値出力ネットワーク手段4 3、47の他に、更に異なった変換2値教師信号による 学習済みのニューラルネットワークを用いた、前記第2 の2値出力ネットワーク手段47と同様の構成をもった 新たな2値出カネットワーク手段を用意し、前記入カデ ータに対して並列接続してもよい。この増設された該2 値出力ネットワーク手段には、前記2値出力ネットワー ク手段47と同様にスレショルド回路52、ハミング距 離計算器54、中間層基準出力検出格納器50、テスト 領域判定器58とそれぞれ同一構成のものを接続し、更 に、前記直接出力一致検出器48の代わりに、多数決処 理器を設ければよい。

【0122】更に、全ての2値出力ネットワーク手段か らの2値直接出力信号と変換2値直接出力信号との間で 一致/不一致に対する多数決処理(投票処理)した個別 出力状態推定と、相対する2値隣接出力信号も含めた多 数決処理とにより、上記に説明した出力状態判定処理方 法と出力選択処理方法を拡張して用いてもよい。これに より、並列ニューラルネットワーク処理システム40の 汎化能力をより一層改善でき、出力状態判定精度も著し く改善される。更に、本発明の並列ニューラルネットワ ーク処理システムを基本システムとし、特願2000-057263の如く、基本システムと、入力変換手段を 基本システムの入力段に接続した入力変換基本システム とを並列接続してもよい。これにより、非常に汎化能力 の優れ、一段と幅広い入力データ領域に於て正答な最終 信号を格納し、距離計算をする距離計算処理器として構 30 出力信号が得られ、而もその出力状態判定精度も非常に 髙くなる。

【0123】尚、第2の実施形態に於て、学習済みニュ ーラルネットワーク41、44として、それぞれ異なる 2値教師信号を用いて学習させたが、それぞれ異なる3 値以上の多値教師信号を用いて学習させ、2値化するス レショルド回路42、45の代わりに、多値スレショル ド回路を用い、隣接出力生成器 37、36、59、60 に於ては、リー距離を用いて多値隣接出力信号を生成す ればよい。テスト領域判定器58も当然多値信号に対し 習処理を終了させた後、更に誤った2値出力信号を送出 40 て簡単に対応出来る。これにより、正誤答判定信号と多 値出力信号とを送出する並列多値ニューラルネットワー ク処理システムを構成することも出来る。尚、中間層出 力距離や中間層基準信号に関しては、2値、多値、或い は連続値何れでもよい。

> 【0124】第1及び第2の実施の形態に於て、入力デ ータを入力して並列ニューラルネットワーク処理システ ム40を動作させた際、端子26から誤答判定された最 終出力信号が得られた場合には、これに対応した入力デ ータを学習入力データとして、前記学習済みニューラル

て、新たな結合重み係数を得、前記学習済みニューラル ネットワーク41、44に設定し、前記並列ニューラル ネットワーク処理システム40を動作させてもよい。こ の一連の追加学習処理を繰り返すことにより汎化能力や 汎化領域の改善が図れ、より高い正答判定率とより高い 判定精度を得ることが出来る。

【0125】尚、第2の実施の形態では、この追加学習 を行った際には、学習入力データを初めとする学習条件 が変わると、前記学習済みニューラルネットワーク4 1、44の結合重み係数が変化することから、これらの 10 テスト内正答出力領域や中間層基準出力信号をその都度 求めなおし、中間層基準出力検出格納器49、50及び テスト領域判定器57、58に予めそれぞれ格納する。 従って、出力距離スレショルド及びテスト内出力正答領 域も求めなおして設定する必要がある。

【0126】また、上記の第1及び第2の実施の形態に 於て、出力状態判定選択処理器39、62に於て、選択 された2値出力信号に対応する出力層出力信号を最終出 カ信号として送出してもよいし、選択された2値出力信 号も同時に最終出力信号としてもよい。更に、出力状態 20 判定として、正誤答判定の例を説明したが、正答/不明 判定などの判定を行っても良く、出力信号の出力状態に 対して、少なくとも正答判定とそれ以外の状態に判定で きればよい。

【0127】学習方法として、バックプロパゲーション 法を前提に説明したが、教師信号を用いた学習ならいず れの学習法でもよい。また、上記の実施形態に於て、学 習済みニューラルネットワークとしてローカルミニマム 状態に収束させたものを用いてもよいが、汎化能力及び 汎化領域ともグローバルミニマム状態で収束した場合よ り劣化することから、汎化能力及び正誤答判定に於ける 判定精度も劣化する。

【0128】また、前記教師信号コード変換器13を介 して得られる前記変換2値教師信号として、前記第1の 2値教師信号から、例えば、前記第1の2値教師信号の 2 値補数からなる 2 値教師信号や、前記入力データと前 記第1の2値教師信号との分類カテゴリとしての対応関 係をシフトした2値教師信号を用いてもよい。或いは、 前記入力データと前記第1の2値教師信号との分類カテ ゴリとしての対応ずけをランダムに割当てた新たな2値 40 教師信号を用いてもよい。このコード変換された前記変 換2値教師信号としては、前記出力変換器34、38、 46、61に於て前記変換2値教師信号を前記第1の2 値教師信号へ逆変換することができれ、如何なる変換2 値教師信号でもよい。前述した、教師信号を用いて学習 するニューラルネットワークの構成を特定するものでは ない。また、前述した出力状態判定選択処理器39、6 2及び出力状態推定器55、56は、本発明の技術的概 念及び見地の範囲の種々の変更、修正及び省略が、当業

明はあくまで1例であり、何ら制約しようとするもので はない.

【0129】以上本発明の実施の形態について、詳述し てきたが、具体的な構成例は、上記の実施の形態に限ら れるものではなく、本発明の要旨を逸脱しない範囲の変 更であっても本発明に含まれる。

[0130]

【発明の効果】以上述べたように、従来方式では、汎化 領域をずらす為に、学習の際に種々の異なった結合重み 係数の初期値に対してローカルミニマムに収束させる試 行錯誤と数多くのニューラルネットワークが必要で、そ の演算処理量も膨大となり、而も目標とする性能に対し て簡単に設計ができない。また、複数個の学習済みニュ ーラルネットワークを入力データに対して並列接続し、 入力データに対する2値出力信号の単なる多数決処理や 一致検出などによる正答誤答判定や正答不明判定を行っ ており、汎化能力や正誤答の判定精度や2値出力信号の 正答率なども低い。

【0131】一方、本発明の出力状態判定機能を有した 並列ニューラルネットワーク処理システムは、それぞれ 異なった多値教師信号を用いて学習させ、グローバルミ ニマムに収束した学習済みニューラルネットワークを用 いており、汎化能力も非常に高く安定であり、汎化領域 も広く、而も簡単にずらすことができる。従って、少な い数の並列接続のニューラルネットワークを用いればよ く、演算処理も少なく学習が簡単で、且つ試行錯誤が不 要である。また、それらの学習済みニューラルネットワ 一クの汎化能力及び汎化領域とも高性能で非常に安定し ていることから、2値出力信号間の一致/不一致状態検 出と、ニューラルネットワークの内部状態としての、中 間層出力距離やテスト内正答出力領域を用いた精度の高 い出力状態推定が得られる。更にこの出力状態推定結果 と、それぞれの直接出力信号及び相対する隣接出力信号 との間の一致/不一致状態検出とを基に、非常に安定し た高い精度の出力状態判定と正答の出力選択送出ができ る。従って、高い汎化能力が実現でき、同時に、高い正 答判定率と高い判定精度が容易に得られる。このことか ら、並列ニューラルネットワーク処理システムに於て、 必ずしも数多くの並列のニューラルネットワークを用い る必要がなく、構成が簡単になる。

【0132】これらの結果から、本発明の出力状態判定 機能を有する並列ニューラルネットワーク処理システム をパターン認識等に実用した際、未知入力データに対す る出力信号の正誤答判定が得られ、而もその正誤答判定 の精度が非常に高いことから、出力信号が誤答と判定さ れた未知入力データに対しては、正しい教師信号の対応 ずけを行ない、並列接続されたそれぞれのニューラルネ ットワークを追加学習させ、得られた結合重み係数で置 き換えるにより、並列ニューラルネットワーク処理シス 者によれば容易に行うことができる。従って、前述の説 50 テムの汎化能力と正誤答判定精度を急激に向上させるこ

#### とが簡単に出来る。

【0133】従って、パターン認識処理などに用いる際 に、詳細な学習入力データを事前に取得した後に、ニュ ーラルネットワークを学習させて使用する必要は必ずし もなく、少なくとも非常に特徴のある学習入力データを 学習コアー入力データとしてまず学習させ、現実の使用 環境の元で、高い汎化能力と精度の高い出力状態判定能 力を利用して、而も誤答の出力信号を送出する未知入力 データ収集を迅速に行ない、これらを追加学習させるこ とにより、正誤答判定機能を有する並列ニューラルネッ 10 51 中間層ユニット トワーク処理システムの正答判定能力と汎化能力を同時 に著しく高めることが出来き、実用環境に適したパター ン認識率の非常に高い高性能な並列ニューラルネットワ **ーク処理システムを簡単に実現出来る。** 

【0134】上述のように本発明の出力状態判定機能を 有する並列ニューラルネットワーク処理システムは、従 来方式に比べて、少ない数の学習済みニューラルネット ワークを並列接続し使用しても非常に高い性能が簡単に 得られ、構成が簡単になり演算処理量も非常に少ない利 点を持つ。また、異なった教師信号を用いてグローバル 20  $8_{\,\mathrm{M}}$  2 値教師信号入力ユニット端子 ミニマムに収束させたニューラルネットワークを用いる ことから、試行錯誤を必要とせず、学習処理が大幅に少 なく動作も安定している。

【0135】従って、従来技術では実現が困難な大規模 ニューラルネットワークに対しても本発明の並列ニュー ラルネットワーク処理システムを用いて短時間で設計し 実現することが出来、非常に高性能な正誤答判定能力や 高い汎化能力が要求される人口知能システムやネットワ 一ク障害情報処理システムなどの通信ネットワーク処理 システム、或いは検索システム、画像処理システムなど 30 のシステムへの幅広い応用ができるなど、非常に幅広い 効果を有している。

#### 【図面の簡単な説明】

【図1】第1の実施形態における本発明の出力状態判定 機能を有した並列ニューラルネットワーク処理システム の1構成例である。

【図2】従来方式における3層ニューラルネットワーク の学習処理の1構成例である。

【図3】従来方式による出力状態判定機能を有した並列 ニューラルネットワーク処理システムの1構成例であ

【図4】第2の実施形態における本発明の出力状態判定 機能を有した並列ニューラルネットワーク処理システム の1構成例である。

#### 【符号の説明】

- 1. 3層ニューラルネットワーク
- 2 入力信号入力端子
- 21 入力ユニット端子
- 22 入力ユニット端子
- 2 N 入力ユニット端子

- 3 2値出力端子
- 31 2値出力ユニット端子
- 32 2値出力ユニット端子
- 3<sub>M</sub> 2値出力ユニット端子
- 4 入力層
- 41 入力層ユニット
- 42 入力層ユニット
- 4N 入力層ユニット
- 5 中間層
- - 5p 中間層ユニット
  - 6 出力層
  - 61 出力層ユニット
  - 62 出力層ユニット
  - 6 M 出力層ユニット
  - 7 結合重み係数制御器
  - 8 2 值教師信号入力端子
  - 81 2値教師信号入力ユニット端子
  - 82 2値教師信号入力ユニット端子
- - 9 スイッチ回路
  - 10 減算器
  - 101 減算器
  - 102 減算器
  - 10<sub>M</sub> 減算器
  - 11 結合重み係数入出力端子
  - 12 スレショルド回路
  - 121 スレショルド回路
  - 122 スレショルド回路
- 12m スレショルド回路

13 教師信号コード変換器

- 14 従来技術による並列ニューラルネットワーク処理 システム
- 15 第1の学習済みニューラルネットワーク
- 16 スレショルド回路
- 17 第1の2値出力ネットワーク手段
- 18 第2の学習済みニューラルネットワーク
- 19 スレショルド回路
- 20 第2の2値出力ネットワーク手段
- 40 21 第3の学習済みニューラルネットワーク
  - 22 スレショルド回路
  - 23 第3の2値出力ネットワーク手段
  - 24 多数決処理器
  - 25 出力選択処理器
  - 26 最終出力信号出力端子
  - 27 出力状態判定信号出力端子
  - 28 本発明の第1の実施形態のニューラルネットワー ク処理システム
  - 29 学習済みニューラルネットワーク
- 50 30 スレショルド回路

35

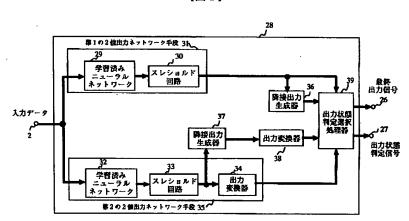
- 31 第1の2値出力ネットワーク手段 32 学習済みニューラルネットワーク
- 33 スレショルド回路
- 34 出力変換器
- 35 第2の2値出力ネットワーク手段
- 36 隣接出力生成器
- 37 隣接出力生成器
- 38 出力変換器
- 39 出力状態判定選択処理器
- 40 本発明の第2の実施形態における並列ニューラル 10 56 出力状態推定器
- ネットワーク処理システム
- 41 学習済みニューラルネットワーク
- 42 スレショルド回路
- 43 第1の2値出力ネットワーク手段
- 44 学習済みニューラルネットワーク
- 45 スレショルド回路
- 46 出力変換器

47 第2の2値出力ネットワーク手段

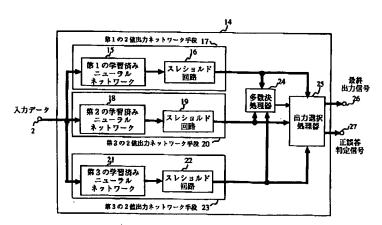
36

- 48 直接出力一致検出器
- 49 中間層基準出力検出格納器
- 50 中間層基準出力検出格納器
- 51 スレショルド回路
- 52 スレショルド回路
- 53 ハミング距離計算器
- 54 ハミング距離計算器
- 55 出力状態推定器
- 57 テスト領域判定器
- 58 テスト領域判定器
- 59 隣接出力生成器
- 60 隣接出力生成器
- 61 出力変換器
- 62 出力状態判定選択処理器

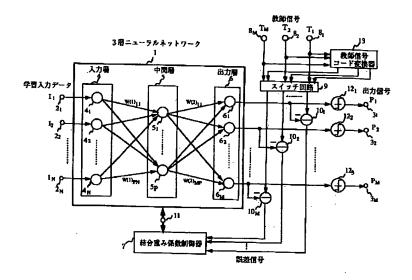
#### [図1]



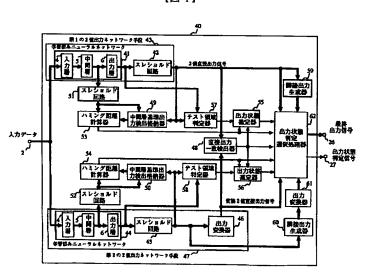
【図3】



【図2】



【図4】



# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
□ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
□ FADED TEXT OR DRAWING
□ BLURRED OR ILLEGIBLE TEXT OR DRAWING
□ SKEWED/SLANTED IMAGES
□ COLOR OR BLACK AND WHITE PHOTOGRAPHS
□ CRAY SCALE DOCUMENTS
□ LINES OR MARKS ON ORIGINAL DOCUMENT
□ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

## IMAGES ARE BEST AVAILABLE COPY.

☐ OTHER: \_\_\_\_\_

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.